

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 04-125683

(43)Date of publication of application : 27.04.1992

(51)Int.Cl.

G09F 9/30

G09K 11/06

G09F 9/30

H05B 33/14

(21)Application number : 02-248533

(71)Applicant : TOSHIBA CORP

(22)Date of filing : 18.09.1990

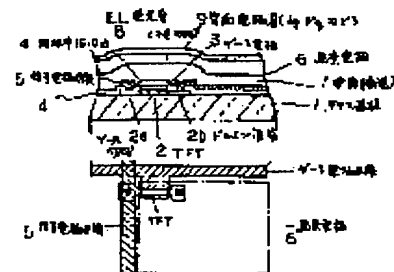
(72)Inventor : SAKAMOTO MASANORI
KAWADA YASUSHI
MORI YASUSHI

(54) EL DISPLAY DEVICE

(57)Abstract:

PURPOSE: To obtain satisfactory responding speed and angle of visibility, to realize a thin structure and a high luminance by constituting an organic EL system as an EL light emitting layer.

CONSTITUTION: The EL display device is equipped with a substrate 1 on which a switching element 2 is installed to be shaped like a matrix, EL element groups subjected to laminate patterning on the substrate 1, an outside circuit which drives the EL element groups through the switching element 2. Then, an EL light emitting part is an electrostatic charge injecting type constitution in which an electrostatic charge transporting layer 7 is laminated on an EL light emitting layer 8 using an organic fluorescent pigments being materials having the high luminance. Thus, an EL display device which has the high luminance, a high speed responsibility, and the wide angle of visibility can be obtained.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

⑨ 日本国特許庁(JP)

⑩ 特許出願公開

⑫ 公開特許公報(A)

平4-125683

⑤ Int. Cl.⁵

G 09 F 9/30
C 09 K 11/06
G 09 F 9/30
H 05 B 33/14

識別記号

3 6 5 C
Z
3 3 8

庁内整理番号

8621-5G
7043-4H
8621-5G
8815-3K

⑬ 公開 平成4年(1992)4月27日

審査請求 未請求 請求項の数 1 (全6頁)

⑭ 発明の名称 E L表示装置

⑯ 特 願 平2-248533

⑰ 出 願 平2(1990)9月18日

⑱ 発 明 者 坂 本 正 典 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合
研究所内
⑲ 発 明 者 川 田 靖 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合
研究所内
⑳ 発 明 者 森 寧 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合
研究所内
㉑ 出 願 人 株 式 会 社 東 芝 神奈川県川崎市幸区堀川町72番地
㉒ 代 理 人 弁 理 士 須 山 佐 一

明 細 書

1. 発明の名称

E L表示装置

2. 特許請求の範囲

スイッチング素子をマトリクス状に形設具備させた基板(アクティブマトリクス)と、前記基板上に堆積パタンニングされたE L素子群と、前記スイッチング素子を介してE L素子群を選択的に駆動する外部回路とを備え、

前記E L素子が有機E L系をE L発光層として成ることを特徴とするE L表示装置。

3. 発明の詳細な説明

[発明の目的]

(産業上の利用分野)

本発明は薄型ディスプレイ装置に係り、特にE L表示装置に関する。

(従来技術)

薄型ディスプレイ装置として、薄膜トランジスタアレイとカラーフィルタでTN型液晶を挟んで成る、いわゆる TPT LCDが知られている。しかし、

前記 TPT LCDには、応答速度と視野角の点で次のような不都合が存在する。

応答速度は室温でネマチック液晶状態を示し、かつ70℃程度以上の温度までそれを維持する条件から、液晶分子の大きさがだいた定まる。また、元来液晶状態を呈する分子種は、分子間相互作用が大であることから、粘性を低下させるにも自ずと限界がある。しかして、TPT LCDの応答速度はほぼ30m sec が限界と考えられる。

一方、コンピュータ端末表示では、いわゆるマウスを利用するため、さらに高速応答性が要求される。また、動画を高精細画像表示する場合、応答速度が遅いと画素ビッチが細かくても画像の空間分解能が損なわれる。このため、より高速化することが、情報端末としても高精細表示としても必要である。

視野角は複屈折を用いるこのタイプの素子の原理的欠陥であるといえる。しかし、画面サイズの拡大と共に画面中心部と周辺部で視野角に無視できない差異を生じ、画面の中心部と周辺部で画像

のコントラストや色調が異なる結果を生じてしまう。TN型液晶では実用上差支えない視野角は、前後、左右各±30°程度である。このため、明視距離30cmでは、対角14インチ以上のサイズで画面が視野角の範囲に納まらなくなる。すなわち、視野角の拡大は大画面化にも必要である。

(発明が解決しようとする課題)

上記のように、従来の TFT LCDタイプの薄型ディスプレイの場合、狭い視野角、遅い応答速度という不具合な問題がある。これらの問題に対しては、次のような対応が試みられている。

まず、視野角を広げるためには自己発光型の表示とする必要があり、この自己発光型の表示素子としては、①プラズマ表示素子、②蛍光表示管、③EL(エレクトロルミネッセンス)表示などがある。

しかして、プラズマ表示素子の場合、応答速度も速く、カラー化も可能であるため、素子を微細化して基板上に厚膜印刷の手法を用いて多数の素子を作り込み、既に薄型表示素子の体裁を整え

て成ることを特徴とする。

(作用)

本発明に係るEL表示装置においては、マトリクス状に形設具備させた各スイッチング素子を介して、対応するEL素子群を時分割的に駆動制御し、各EL素子を選択的に発光させることによって、所要の表示がなされる。しかして、前記EL発光層が輝度の高い有機EL材料系で構成されているため、比較的低い印加電圧でも高輝度の発光および高速な応答性や広い視野角を呈する。つまり、コントラストなど良好で、薄型・大画面型のEL表示装置として期待される機能を十分に発揮する。

(実施例)

以下添附の図面を参照して本発明の実施例を説明する。

上記したように、本発明に係るEL表示装置は、スイッチング素子をマトリクス状に形設具備させた基板(アクティブマトリクス)と、前記基板上に堆積パタンニングされたEL素子群と、前記ス

つつある。しかし、輝度向上、高精細化などに、材料および素子構造の点から自ずと限界があり、実用上満足し得るものは未だ得られていない。

また、蛍光表示管の場合、輝度の点では充分ではあるが、やはり素子構造の点から薄型化、カラー化、高精細化に限界がある。

本発明は上記事情に対処してなされたもので、良好な応答速度および視野角を呈するばかりでなく、構造的に薄型化が可能で、高輝度化やカラー化も達成され、かつ高精細な画像を表示し得るEL表示装置の提供を目的とする。

[発明の構成]

(課題を解決するための手段)

本発明に係るEL表示装置は、スイッチング素子をマトリクス状に形設具備させた基板(アクティブマトリクス)と、前記基板上に堆積パタンニングされたEL素子群と、前記スイッチング素子を介してEL素子群を選択的に駆動する外部回路とを備え、

前記EL素子が有機EL系をEL発光層として

スイッチング素子を介してEL素子群を選択的に駆動する外部回路とを備えた構成を成している。しかして、前記アクティブマトリクス、EL素子群、このEL素子群の一部を成す対向電極および駆動外部回路は、それぞれ基本的に次のごとく構成されている。

アクティブマトリクス構成

アクティブマトリクスを構成するスイッチング素子は、TPT(薄膜トランジスタ)、非線形2端子素子のいずれも使用することができるが、 10^{-5} A程度の電流をEL素子に注入する能力を要求される。また、EL素子は電流駆動型素子であるから、トランジスタを用いる場合、移動度の大きい材料を用いた方が寸法を小さくできる。この意味でたとえば第1図(a)に要部の構成を断面的に示すように、スイッチング素子としてのTPTを多結晶シリコンで構成することが好ましい。第1図(a)において、1はガラス基板、2はソース領域2aおよびドレイン領域2bを有する多結晶シリコンTFT、3はゲート電極、4はたとえばSiO₂などの

絶縁層、5は前記多結晶シリコン TFT2のソース領域2aに接続する信号電極母線、6は前記多結晶シリコン TFT2のドレイン領域2bに接続するたとえばITOから成る画素電極、7は電荷輸送層、8はEL発光層、9はたとえばAg、Mgなどから成る背面電極層もしくは対向電極層である。なお、第1図(b)は、前記第1図(a)に図示した構成例を平面的に示したものである。

さらに、前記アクティブマトリクスを3次元化して集積することにより、トランジスタサイズを大きくすることができるため、より形成容易な非晶質シリコンを使用し、第2図に要部の構成を断面的に示すごとく、スイッチング素子2としてTFTを形成することも可能である。第2図において、第1図(a)と同一部分は同一の記号を付して表示した。

なお、前記ではガラス板1を支持基板とした構成を示したが、第3図に要部の構成を断面的に示すように、シリコンウェハ1'のような半導体結晶上にスイッチング素子2としてのTFT領域群

を形設して成るアクティブマトリクスも利用可能である。

その他スイッチング素子2の構成には、たとえばCdTe、CdS、InSbも大面積に均一に薄膜形成可能な限り利用することができる。

一方、前記アクティブマトリクスを構成するスイッチング素子2としての非線形2端子素子では、たとえば第4図(a)に断面的に、また第4図(b)に斜視的にそれぞれ要部の構造を示すように、Ta/Ta₂O₅/Cr型のMIM構造を採用してもよい。第4図(a)および(b)において、1はガラス基板、10aは前記ガラス基板1面に形設された熱酸化Ta₂O₅層、10bはTa層、10cは陽極酸化Ta₂O₅層、4はたとえばポリイミド樹脂層などの絶縁層、6は前記多結晶シリコンTFT2のドレイン領域2bに接続するたとえばITOから成る画素電極、7は電荷輸送層、8はEL発光層、9はたとえばAg、Mgなどから成る背面電極層もしくは対向電極層である。

なお、前記各構成例において、画素電極6は透

光性のITO電極のほか、非透光性の金属電極などであってもよい。

EL素子構成

本発明に係るEL表示装置のアクティブマトリクスでは、形設具備する多数のEL表示素子が時分割駆動する構成となっている。しかして、EL発光部は通常1mm角以下の大きさにバタニングされている。つまり、EL発光部は輝度の高い材料である有機蛍光性色素を用いたEL発光層8に、電荷輸送層7を積層した電荷注入型の構造を採っている。ここで、有機EL素子11の注入電流と発光輝度の関係は、大略、第5図に図示するごとくである。

なお、前記発光画素(EL素子)11の寸法を0.3mm×0.3mmとすると、1000 Cd/m²の輝度を得るためには10⁻⁵Aの電流を注入する必要がある。また、前記バタニングは、たとえば有機蛍光色素のマスク蒸着、あるいは有機蛍光色素のべた蒸着膜をフォトリソットによるリフトオフ法でバタニングする方法などなし得る。さらには、適当

なバインダー樹脂に相溶させた有機蛍光色素溶液をオフセット印刷法、スクリーン印刷法などで、基板上にバタニング印刷する方法を用いることが可能である。

対抗電極(背面電極)

ガラス基板1面上に形成したアクティブマトリクスの上に、さらにマトリクス状に配設されたEL発光層8の発光をガラス基板1越しに目視する場合は、対向電極(背面電極)9は非透光性の電極であってもよい。反射率を低くする場合には、薄い金(Au)層を介在させた炭素電極、あるいは金、白金、ニッケルなどの金属粒子を分散させた炭素ペーストを塗布した膜が使用される。また、反射率を高くして発光利用効率を上げるためには、金、白金、ニッケルなどの蒸着膜、スパッタ膜、あるいはこれら金属のペーストを塗布した膜が用いられる。

一方、EL発光層8からの光をガラス基板1を介在せず直接目視する場合、透光性の対抗電極9としては、ITO、金、ニッケル、白金などの低

超薄膜形成した電極、あるいはポリイソシアナフテンなどの透明有機導電性高分子の電極が用いられる。

駆動外部回路構成

駆動方式としては、TFT LCDテレビと同様な線順次駆動を採り得る。この場合、走査線の駆動パルス幅が狭いので、点順次型のCRT型テレビと同様の網膜上の残像利用により連続発光感を与えることが好ましく、また発光強度が大である場合には、TVと同様の点順次駆動も可能である。発光強度が不足して画面にちらつき（フリッカ）が見られる場合には、発光強度を補うか、あるいは発光時間を延長させる手段を併用すればよい。

すなわち、第6図に要部構成を断面的に示すように、たとえば第1図に図示したELパネルのガラス基板1面に、光増強用のチャンネルプレート12を配設し、EL発光を増強する。ここで、第7図に要部構成を断面的に示すように、チャンネルプレート12の蛍光面の発光色を白色にし、かつチャンネルプレート12とELパネルの画素、換言す

と14に照射されると、フォトパルスストレッチャ14を構成する遅延発光材料を準安定状態に励起する。しかして、前記準安定状態は熱励起により基底状態に発光遷移し、また熱励起過程では遅延が生じ、遅延発光が起こる。このようなことから、2種類以上の発光体層をモザイク状にパターンニングして構成した遅延発光パネル14を、ELパネルの画素（EL素子11群）と位置合わせして重畳することにより、カラー化も可能となる。

さらにまた、線順次駆動方式によった場合は、TFT LCDを使用し得るので、ゲートドライバICをそのまま使用可能となる。しかも、有機EL材料を用いることにより、駆動電圧は10V程度になり、信号電源もTFT LCDで使用される信号線ドライバをそのまま、あるいは電流ブースターを付加することにより使用可能である。

上記のように構成された本発明に係るEL表示装置は、広い視野角を呈するが、これをさらに向上・改善するため、EL発光面を拡散面、あるいは指向性透過集光面にしてもよい。たとえばEL

とEL素子11群を位置合わせし、さらにカラーフィルタ13を重ねることにより、カラー化も可能となる。

また、発光を持続させる他の手段としては、たとえば第1図に図示した構成において、EL発光層8にたとえば1,4-ジプロモナフタレンのような遅延発光材料を添加し、選択パルスの通過後も一定時間、発光が継続するような構成としてもよい。この場合遅延発光材料の選択はEL発光層8を構成するEL材料に依存するが、遅延発光波長は必ずしも選択パルス印加時のEL発光波長と一致していなくともよい。視感波長はEL発光と遅延発光の網膜上での混合により決まる。したがって、EL発光と遅延発光の波長設定により、視感波長を所定色に選択可能である。

さらに、発光を持続させる他の手段は、第8図に要部の構成を断面的に示すように、ELパネルの上に遅延発光パネル（フォトパルスストレッチャ）を重ねることである。この場合、ELパネルからのパルス状発光がフォトパルスストレッチャ

パネルのガラス基板1面を粗面化して、EL発光を拡散させ、視野角を拡大させるとか、あるいは第9図に要部の構成を断面的に示すごとくELパネルのガラス基板1面にレンチキュラレンズ15を蝕刻もしくは樹脂の塗布成型により設け、特定視野方向への集光や均一散光を行わせることで、視野角の限定、あるいは拡大が可能となる。

〔発明の効果〕

上記説明から分るように、本発明によれば複雑な構成ないし製造手段など要せず、高輝度、高分解能および高速応答性でかつ視野角の広いEL表示装置の提供が可能となる。すなわち、薄型化・大型化の特徴を十分に活かした、しかも実用上要求される表示機能（高輝度、高分解能および高速応答性など）を備えるとともに、カラー表示も可能なEL表示装置を実現することができる。

4. 図面の簡単な説明

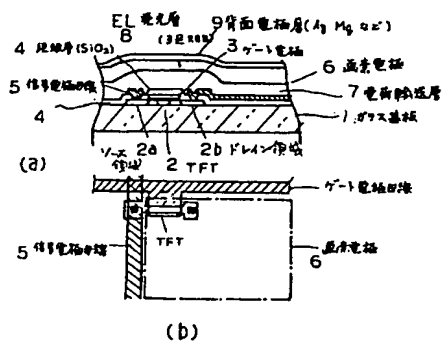
第1図(a)は本発明に係るEL表示装置の要部構成例を示す断面図、第1図(b)は第1図(a)に図示したEL表示装置の要部構成例を示す平面

図、第2図、第3図および第4図(a)は本発明に係るEL表示装置の他の異なる要部構成例を示す断面図、第4図(b)は第4図(a)に図示したEL表示装置の要部構成を示す斜視図、第5図は本発明に係るEL表示装置のEL発光層を成す有機EL層に対する注入電流と発光輝度との関係を示す曲線図、第6図、第7図、第8図および第9図は本発明に係るEL表示装置のさらに他の異なる要部構成例を示す断面図である。

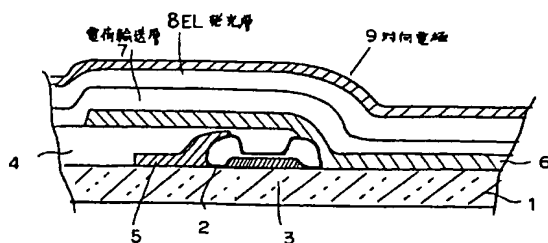
- 1 …… ガラス基板
- 1' …… Siウエハー
- 2 …… 多結晶Si TFT
- 2a …… ソース領域
- 2b …… ドレイン領域
- 3 …… ゲート電極
- 4 …… 絶縁層(SiO_2 , SiN_x , ポリイミドなど)
- 5 …… 信号電極母線
- 6 …… 画素電極(ITO, AgMg など)
- 7 …… 電荷輸送層
- 8 …… EL発光層

- 9 …… 背面(対向)電極層
- 10a …… 熱酸化 Ta_2O_5 層
- 10b …… Ta層
- 10c …… 陽極酸化 Ta_2O_5 層
- 11 …… EL素子
- 12 …… チャンネルプレート
- 13 …… カラーフィルター
- 14 …… フォトパルスストレッチャ
- 15 …… レンチキュラレンズ

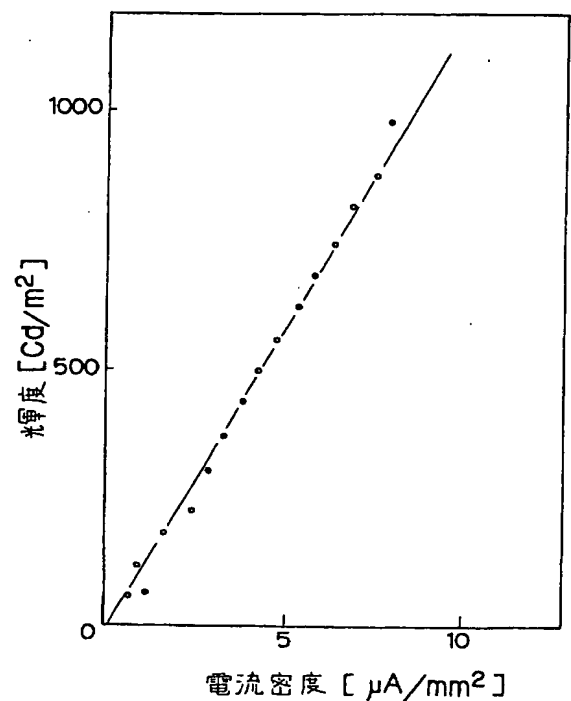
出願人 株式会社 東芝
代理人 弁理士 須山 佐一

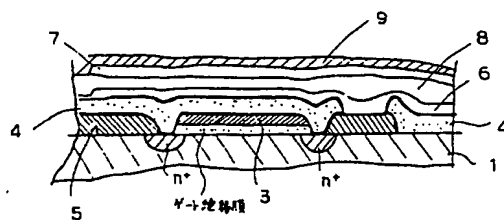


第1図

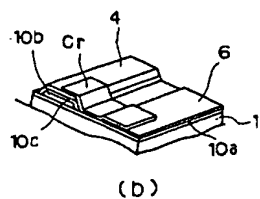


第2図

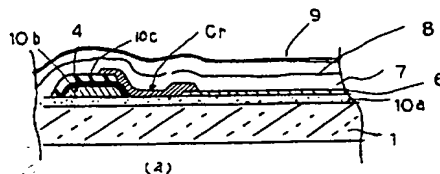




第3図

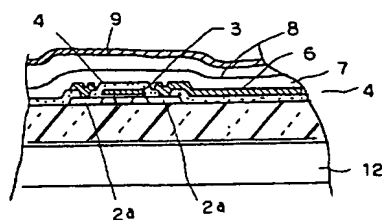


(b)

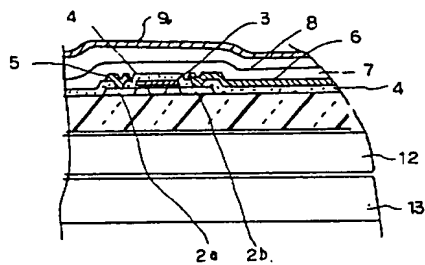


(a)

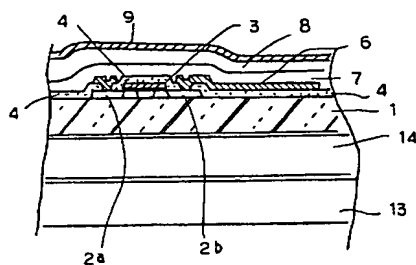
第4図



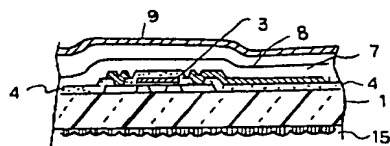
第6図



第7図



第8図



第9図